

МІНІСТЕРСТВО ОСВІТИ І НАУКИ УКРАЇНИ
Чорноморський національний університет
імені Петра Могили

ЗАТВЕРДЖЕНО

Ректор ЧНУ імені Петра Могили



Л.П. КЛИМЕНКО

«26» жовтня 2020 р.

ПРОГРАМА

фахового вступного випробування зі спеціальності
для вступу на 5 курс для здобуття ступеня магістра
за спеціальністю
«151 Автоматизація та КІТ»

Миколаїв - 2020

ПОЯСНЮВАЛЬНА ЗАПИСКА

Прийом на підготовку фахівців освітньо-кваліфікаційних рівнів спеціаліста та магістра за спеціальністю 151 «Автоматизація та комп'ютерно-інтегровані технології» здійснюється на основі здобутого освітньо-кваліфікаційного рівня бакалавра.

Метою фахового вступного випробування є перевірка знань студентів з основних професійно-орієнтованих дисциплін про:

- методи математичного описання функціонування логічних функціональних вузлів; принципи побудови базових логічних компонентів у найбільш поширених сучасних технологіях; принципи побудови та функціонування комбінаційних функціональних вузлів; принципи побудови та функціонування функціональних вузлів з пам'яттю; принципи побудови та функціонування схем генерування та перетворення імпульсних сигналів; принципи побудови та схемні реалізації цифро-аналогових та аналого-цифрових перетворювачів сигналів; основи ремонту та обслуговування ЕОМ;

- арифметичні та логічні основи побудови мікропроцесорів, функціональні елементи мікропроцесорів, організацію типових функціональних вузлів мікропроцесорних систем приладів, інтерфейси мікропроцесорних систем, загальні питання використання мікропроцесорів і мікро-ЕОМ у наукових та аналітичних засобах вимірювань; особливості функціонування та призначення мікропроцесорних блоків медичної апаратури;

- загальні принципи побудови комп'ютерних мереж; локальні комп'ютерні мережі; глобальні комп'ютерні мережі; основи передавання даних у комп'ютерних мережах;

- технологічні процеси виготовлення деталей, складання та випробування приладів з використанням сучасних засобів обчислювальної техніки, сучасні методи і засоби у контролі, а також сертифікації виробів та їх застосування при вирішенні конкретних технологічних задач.

II. ТЕМАТИЧНИЙ ЗМІСТ ПРОГРАМИ

Дисципліна 1. Електроніка

1. Електричний струм у вакуумі. Термоелектронна емісія. Електричний струм в газах та електролітах.

2. Елементарна класична теорія провідності металів: обґрунтування законів Ома, Джоуля-Ленца. Правила Кірхгофа.

3. Електрони у твердих тілах. Елементи зонної теорії провідності. Поняття ефективної маси та густини станів в зоні. Metали, напівпровідники, діелектрики. Електрони у некристалічних матеріалах

4. Розподіл електронів по енергетичним рівням у напівпровідниках. Поняття дірки. Статистика носіїв струму у напівпровідниках. Рівень (енергія) Фермі.

5. Власна електронна та діркова провідності напівпровідників. Дрейфовий струм. Концентрація та рухливість носіїв струму. Питома провідність та її температурна залежність.

6. Дрейфовий та дифузійний струми у напівпровідниках. Рівноважні та не рівноважні носії струму. Явище рекомбінації.

7. Домішки та дефекти у напівпровідниках. Енергетичні рівні домішків та дефектів. Домішкова провідність напівпровідників.

8. Контактні явища у напівпровідниках. Термоелектричні явища.

9. Взаємодія електромагнітного випромінювання та твердих тіл. Механізми поглинання світла. Фотопровідність. Люмінесценція.

10. Контакти метал-напівпровідник. Випрямляючі та не випрямляючі контакти. Енергетичні діаграми. Діоди Шоттки.

11. Електронно-дірковий (p-n) перехід у рівновазі (за відсутності зовнішньої напруги). Перехід при прямому та зворотному зміщенні (напрузі). Енергетичні діаграми. Види p-n переходів.

12. Вольт-амперні характеристики (ВАХ) напівпровідникових діодів. Ємність діодів.

13. Робочі режими напівпровідникових діодів. Температурні властивості. Застосування діодів для випрямлення змінного струму.

14. Послідовне та паралельне з'єднання діодів. Імпульсні режими. Основні типи діодів.

15. Біполярні транзистори. Фізичні процеси. Підсилення сигналів за допомогою транзисторів. Коефіцієнт підсилення.

16. Головні схеми підключення транзисторів. Схеми живлення та стабілізації режимів. Транзистори в генераторах та підсилювачах.

17. Характеристики біполярних транзисторів. Параметри та еквівалентні схеми. Температурні та частотні властивості.

18. Розрахунок робочого режиму біполярного транзистору.

19. Польові транзистори з керуючим переходом. Польові транзистори з ізольованим затвором. Принцип дії та фізичні процеси.

20. Характеристики та параметри польових транзисторів. Схеми підключення польових транзисторів.

21. Напівпровідникові тиристори. Тунельні діоди. Варистори (нелінійні резистори). Варикапи (змінні ємності).
22. Терморезистори. Прилади на аморфних напівпровідниках. Тензорезистори. Термоелектричні напівпровідникові прилади.
23. Напівпровідникові опто- і фото- прилади. Світлодіоди (LED). Фотодіоди. Принцип дії. Сонячні батареї.
24. Фототранзистор. Фототиристори. Оптрони. Оптронні датчики переміщення. Оптронні перетворювачі струму.
25. Термоелектронна емісія. Будова та властивості вакуумного діоду. Властивості вакуумних триодів. Електронно-променеві трубки.
26. Особливості побудови та застосування електронних ламп.
27. Газорозрядні та індикаторні прилади. Фізичні принципи дії. Фотоелектронні прилади.
28. Напівпровідникові та вакуумні прилади для НВЧ.
29. Ідеальний підсилювач. Підсилювач як чотирьополосник. Еквівалентна схема підсилювача. Операційний підсилювач. Параметри ідеального та реального операційного підсилювача. Одиниці виміру підсилення і ослаблення сигналів. Децибельна шкала.
30. Робота операційного підсилювача у схемах підсилення. “Золоті” правила розрахунку схем з операційним підсилювачем. Підсилювач з інверсією. Підсилювач без інверсії. Повторювач. Інтегруючий підсилювач і його використання у схемах підрахунку імпульсів. Диференціюючий підсилювач. Аналоговий суматор.
31. Робота операційного підсилювача у схемах компаратора. Явище гістерезису. Правила розрахунку схем з гістерезисом. Вплив гістерезису на стійкість процесу керування контрольованим об’єктом. Релаксаційний осцилятор як поєднання компаратора з інтегратором.
32. Зворотний зв’язок. Додатній та від’ємний зворотний зв’язок. Зменшення викривлень сигналу і стабілізація параметрів підсилювача з від’ємним зворотнім зв’язком. Збільшення коефіцієнту підсилення і збудження підсилювача з додатнім зворотнім зв’язком. Умови автогенерації: баланс амплітуд і фаз. Мостовий генератор Віна. Поняття про стійкість режиму системи. Метод Найквіста. Фазові діаграми Боде, особливі точки на фазовій діаграмі.
33. Дослідження операційного підсилювача у схемі RC-генератора. Дослідження впливу RC на частоту генератора. Вплив коефіцієнту зворотного зв’язку на умови збудження генератора.
34. Елементи будови операційних підсилювачів на напівпровідниках. Диференційний підсилювач (компенсація емітерних струмів). Стабілізатор

струму в якості емітерного навантаження. Токове дзеркало в якості колекторного навантаження. Комплементарний вихідний каскад.

35. Базові логічні елементи цифрових приладів.

36. Побудова логічних елементи And, Or, Not, Xor у базисі елементу 2-And-Not. Реалізація елементів логіки на перемикачах, схеми And, Or, Not. Логічні елементи на електромагнітних реле. Діодно-резистивна логіка - DRL-логіка. Діодно-транзисторна логіка - DTL-логіка. Транзисторно-транзисторна логіка - TTL-логіка. Електричні особливості і струми навантаження щодо логічних рівнів "0", "1".

37. Базові напівпровідникові елементи цифрових приладів. Схемотехніка елементів TTL- і CMOS-логіки. Схемотехніка елементів TTL-логіки. Буферний каскад. Схеми з трьома логічними станами: "0", "1", "Z". Схеми з відкритим колектором. Мікросхеми драйверів реле і двигунів. Схемотехніка елементів CMOS-логіки на польових транзисторах. Інвертор з комплементарним виходом. Схема 2-And-Not. Буферний каскад з трьома логічними станами. Аналоговий ключ на комплементарній парі польових транзисторів. Електричні параметри елементів TTL і CMOS логіки. Рівні логічних "0" і "1". Позначення та порівняльні характеристики популярних серій вітчизняних і закордонних цифрових мікросхем.

38. Тригери і лічильники. Тригери. Таблиці станів. Часові діаграми - сигнатурний аналіз діаграм змін стану у часі. RS-тригер, тактований RS-тригер з сигналом дозволу запису, D-тригер, тригер із записом за фронтом (мастер-помічник). Подільник частоти на базі D-тригера із записом за фронтом. Лічильники імпульсів

39. Регістри. Паралельні регістри, послідовні регістри (регістри зсуву). Двоспрямовані буферні регістри і повторювачі. Алгебра логічних виразів. Правила перетворення логічних виразів. Правило Моргана. Шифратори, дешифратори. Мультиплектори. Оптимізація логічних схем – таблиці Карно.

40. Дискретизація і квантування сигналів. Цифро-аналогові і аналого-цифрові перетворення. Загальні відомості з перетворення коду в напругу. Дискретизація у часі і квантування (семпльнг) сигналу. Зв'язок динамічного діапазону із розрядністю коду, частотою дискретизації і максимальною частоти сигналу. Методи цифро-аналогового перетворення. ЦАП коду у напругу на резистивних матрицях. Сходи опорів. ЦАП з частотним (широтним) керуванням та інтегруючою ланкою на виході.

41. Аналогово-цифрове перетворення. АЦП з паралельним перетворенням (низка компараторів+дешифратор). АЦП з послідовним відліком (ЦАП+компаратор +лічильник). Слідкуюче АЦП. АЦП послідовного наближення. Інтегруючі АЦП.

42. Схемотехніка джерел живлення. Лінійні схеми. Лінійні стабілізатори напруги. Поширені мікросхеми лінійних стабілізаторів напруги: KP142EH5, 78XX, 79XX і схеми з керованою напругою KP142EH12, LM317. Схемотехніка імпульсних джерел живлення. Чопперні схеми. Імпульсні схеми керування потужністю. Імпульсні стабілізатори напруги.

43. Фізичні основи побудови поширених типів пам'яті: RAM - статична, динамічна; ROM – класифікація за способом запису; EEPROM- електричне, ультрафіолетове очищення; Flash- пам'ять. Прилади з переносом заряду (зарядовим зв'язком). ПЗЗ матриці. Прилади запису і відтворення аналогових сигналів. Прилади реєстрації світла на двовимірних матрицях.

Дисципліна 2. Прикладна механіка та основи конструювання

1. Предмет науки про теорію машин і механізмів
2. Основні поняття і визначення теорії машин і механізмів
3. Класифікація кінематичних пар
4. Кінематичний ланцюг
5. Поняття про силу і момент
6. Класифікація зовнішніх навантажень
7. Основні поняття опору матеріалів
8. Задачі опору матеріалів
9. Об'єкти розрахунку в опорі матеріалів
10. Основні види деформацій
11. Внутрішні силові фактори; метод перетинів; епюра; напруження
12. Аналіз понять «проекування» і «конструювання»
13. Класифікація стандартів, їх особливості
14. Основне призначення технічного завдання (ТЗ), розділи ТЗ та їх зміст
15. Технічна пропозиція; ескізний і технічний проекти
16. Розробка робочої конструкторської документації
17. Вплив кліматичних чинників на машини і їх нормування
18. Кліматичне виконання машин
19. Категорії розміщення машин на об'єкті
20. Вплив механічних чинників на машини
21. З'єднання та кріплення елементів привода
22. Різьбові з'єднання
23. Шпонкові, зубчасті (шліцеві) та профільні з'єднання
24. Пресові з'єднання
25. Зварні з'єднання
26. Заклепові з'єднання
27. З'єднання деталей паянням та склеюванням
28. Призначення та конструкції пружин
29. Розрахунок гвинтових циліндричних пружин
30. Розрахунок стержневих (торсіонів) і плоских прямих пружин

31. Гумометалеві пружні елементи машин
32. Призначення механічних передач та їхня класифікація
33. Загальні відомості, класифікація та елементи пасових передач
34. Загальні відомості, класифікація та деталі ланцюгових передач
35. Застосування зубчастих передач та їхня класифікація
36. Циліндричні зубчасті передачі
37. Конічні зубчасті передачі
38. Гвинтові, гіпоїдні та хвильові зубчасті передачі
39. Черв'ячні передачі
40. Конструкції, розрахункові схеми та матеріали осей і валів
41. Загальні відомості про опори і підшипники
42. Опори на ножах та пружні
43. Підшипники кочення
44. Підшипники ковзання
45. Напрямні прямолінійного руху
46. Загальні відомості та класифікація муфт
47. Некеровані і керовані муфти
48. Самокеровані і комбіновані муфти
49. Етапи розробки нової техніки.
50. Аналіз понять «проектування» і «конструювання». Ступені новизни розробки.
51. Стандарти. Класифікація медичних приладів.
52. Порядок і методи розробки приладів.
53. Вимоги до розробляє мого приладу.
54. Прогнозування технічних розробок.
55. Технічне завдання на розробку приладів.
56. Інформаційний та патентно-ліцензійний пошук.
57. Стадії розробки приладів.
58. Складові якості конструкторських робіт.
59. Вимоги про проектуванні приладів з урахуванням умов експлуатації.
60. Економічні основи проектування приладів.
61. Помилки в розробках нових приладів і заходи по їх запобіганню.
62. Методологія конструювання приладів.
63. Класифікація конструкції приладів.
64. Системи апаратури.
65. Конструкція блоків та корпусів приладів.
66. Елементна база приладів.
67. Конструювання печатних плат.
68. Технологія виготовлення печатних плат.
69. Технологія пайки печатних плат.

70. Основні правила оформлення конструкторської документації на печатні плати.
71. Охолодження та відведення тепла від вузлів та блоків приладів.
72. Електромагнітна сумісність елементів приладів. Контроль та випробування.
73. Надійність приладів, методи та засоби її підвищення.

Дисципліна 3. Основи ремонту та обслуговування ЕОМ

1. Принтери
2. Монітори
3. Блоки первинного та вторинного живлення
4. Маркування радіоелектронних компонентів
5. Основні засоби електричних вимірювань
6. Електромеханічні перетворювачі та двигуни
7. Технології пайки та виготовлення друкованих плат
8. Основи ремонту оргтехніки

Дисципліна 4. Комп'ютерні мережі

1. Покоління електронних обчислювальних машин.
2. Основні поняття про комп'ютерні мережі (КМ).
3. Локальні комп'ютерні мережі.
4. Глобальні комп'ютерні мережі, Інтернет.
5. Задачі, що розв'язуються за допомогою ПК, об'єднаних до локальної мережі.
6. Технічні інтерфейси КМ.
7. Перша відома глобальна мережа.
8. Постачальники інформації в КМ.
9. Протоколи передавання даних.
10. Протокол IRC (Internet Relay Chat).
11. Апаратні пристрої для з'єднання комп'ютерів у КМ.
12. Сервери та клієнти КМ.
13. Мережеві операційні системи.
14. Кінцеві та проміжні системи.
15. Модель OSI.
16. Протоколи в комп'ютерних мережах.

Дисципліна 5. Типові технологічні процеси

1. Надайте характеристику одиничного типу виробництва.
2. Надайте характеристику серійного типу виробництва.
3. Надайте характеристику масового типу виробництва.
4. Отримання заготовок ливарним виробництвом.
5. Отримання заготовок пластичним деформуванням.
6. Використання прокату для отримання заготовок.
7. Точність обробки деталей. Квалітети точності.
8. Шорсткість поверхонь при механічній обробки різними методами.
9. Види токарної обробки.
10. Види фрезерної обробки.
11. Інструмент при фрезерної обробки.
12. Види свердлильної обробки.
13. Інструмент при свердлильної обробки.
14. Види шліфувальної обробки.
15. Інструмент при шліфувальної обробки.
16. Обробка на довбальних верстатах.
17. Режими різання при різних видах обробки.
18. Термічна обробка металів.
19. Хіміко-термічна обробка металів.
20. Надайте характеристику процесу нікелювання.
21. Надайте характеристику процесу хромування.
22. Надайте характеристику процесу алітірування.
23. Надайте характеристику процесу кадміювання.
24. Основні вузли токарних верстатів.
25. Основні вузли фрезерних верстатів.

III. КРИТЕРІЇ ОЦІНЮВАННЯ ФАХОВОГО ВСТУПНОГО ВИПРОБУВАННЯ

Екзаменаційне завдання містить 30 тестових питань, що охоплюють всі теми, наведені в тематичному змісті даної програми. Кожне тестове питання оцінюється у 6,66 бали. Таким чином, правильна відповідь на 30 запитань оцінюється у 200 балів:

1	2	3	4	5	6	7	8	9	10
6,66	13,32	19,98	26,64	33,3	39,96	46,62	53,28	59,94	66,6
11	12	13	14	15	16	17	18	19	20
73,26	79,92	86,58	93,24	100	106,66	113,32	119,98	126,64	133,36
21	22	23	24	25	26	27	28	29	30
139,96	146,62	153,28	159,94	166,6	173,2	179,92	186,58	193,24	200

IV. НАВЧАЛЬНО-МЕТОДИЧНІ МАТЕРІАЛИ

Дисципліна 1

1. Колонтаєвський Ю.П., Сосков А.Г. Промислова електроніка та мікросхемотехніка. Київ: Каравела,- 2003.
2. Сисоєв В.М. Основи радіоелектроніки: підручник для вузів. Київ: ВШ,- 2004.
3. Стахів П.Г. та інші. Основи електроніки: функціональні елементи та їх застосування, підручник для вузів. Київ: ВШ,- 2003.
4. Справочник по цифровой схемотехнике / В.И. Зубчук, В.П. Сигорский, А.Н. Шкуро. – К. «Техніка», 1990.
5. Лебедев О.М., Ладик О.І. Цифрова техніка. – К.: ІВЦ «Видавництво «Політехніка»», 2004 р.
6. Бабич Н.П., Жуков И.А. Компьютерная схемотехника- К.: «МК-Пресс», 2004 г.
7. Рябенський В.М., Жуйкою В.Я., Гулий В.Д. Цифрова схемотехніка. Навчальний посібник. «Новий світ». – Львів 2009.

Дисципліна 2

1. Блінцов В.С., Трунов О.М., Жук Д.О. Конструювання та схемотехнічне проектування елементів приладів. Навч. пос. -Миколаїв: Вид-во МДГУ ім.Петра Могили,2007.- 91с.
2. Голубенко Г.А., Гордеев Б.Н., Снигур А.К. Расчет и конструирование электронных устройств. – Николаев, Изд-во НГГУ им. Петра Могилы, 2004. -336 с.
3. ГОСТ 19.201-78. Техническое задание.Требования к содержанию и оформлению.
4. ГОСТ 20790-93. Приборы, аппараты и оборудование медицинское. Общие технические условия.
5. Дитрих Я. Проектирование и конструирование: Системный подход. Пер. с польск.–М: Мир, 1981.-456 с
6. ДСТУ 3627-2005. Вироби медичні. Розроблення і ставлення на виробництво. Основні положення.
7. Дунаев П.Ф., Лемеков О.П. Конструирование узлов и деталей машин. -М: Академия,2007.-496 с.
8. Заблонский К.И. Основы проектирования машин.-Киев: Выща школа, 1981.-312с.
9. Колонтаєвський Ю.П., Сосков А.Г. Промислова електроніка та мікросхемотехніка. Теорія і практикум. Навч. пос. для вузів. – К.: Каравела, 2004. - 432 с.

Дисципліна 3

1. Промислова електроніка та мікросхемотехніка: теорія і практикум: Навч. посіб. /Колонтаєвський Ю. П., Сосков А. Г. За ред. А. Г. Соскова. 2-е вид. -К.: Каравела, 2004. -432 с.
2. Шаповаленко О.Г., Бондар В.М. Основи електричних вимірювань К.: Либідь, 2002. -319 с.
3. Мюллер, Скотт. Модернизация и ремонт ПК, 17-е издание. Издательский дом Вильямс, 2006.
4. Огарков Н.В. - Строчные трансформаторы зарубежных телевизоров и их аналоги. Справочник – 2004
5. Родин А.В. и др. - Заправка картриджей современных принтеров – 2007
6. Принтеры и плоттеры. Элби, 1991.
7. Столовых, Александр. Практические советы по ремонту бытовой радиоэлектронной аппаратуры. Книга 2. Litres, 2017.

Дисципліна 4

1. Комп'ютерні мережі : навчальний посібник / [Азаров О. Д., Захарченко С. М., Кадук О. В. та ін.] — Вінниця : ВНТУ, 2013. — 371 с.
2. Організація комп'ютерних мереж [Електронний ресурс] : підручник: для студ. спеціальності 121 «Інженерія програмного забезпечення» та 122 «Комп'ютерні науки» / КПІ ім. Ігоря Сікорського ; Ю. А. Тарнавський, І. М. Кузьменко. – Електронні текстові дані (1 файл: 45,7 Мбайт). – Київ : КПІ ім. Ігоря Сікорського, 2018. – 259 с.
3. Ромашко С.М. Конспект лекцій з дисципліни "Комп'ютерні мережі і телекомунікації" - Львів: ЛРІДУ НАДУ, 2006. - 61с.

Дисципліна 5

1. Кондратюк С.Є., Кіндрачук М.В. та інші. Матеріалознавство та обробка металів. К.: Вікторія, 2000. – 372с.
2. Чумак М.І. Матеріали та технологія машинобудування. Київ. Либідь, - 2000.-369с.
3. Базієвський С.Д. Взаємозамінність, стандартизація і технічні вимірювання. - К.: Слово,2004. - 504 с.
4. Хільчевський В.В., Кондратюк С.Є. та ін. Матеріалознавство і технологія конструктивних матеріалів: Навч. Посібник. – К.: Либідь, 2002. – 328 с.

Програма розглянута на засіданні фахової комісії для вступу на здобуття ступеня магістра (протокол № 1 від «24» лютого 2020 року).

Програма розглянута та затверджена на засіданні приймальної комісії університету (протокол № 5 від «26» лютого 2020 року).

Відповідальний секретар
приймальної комісії



А.О. Алексеева